

SIMATIC DP, Elektronikmodul für ET 200S, 2 AO I 15mm Baubr. +/- 20mA; 13 Bit+VZ, 4..20mA; 13 Bit Zykluszeit kleiner 1ms mit LED SF (Sammelfehler)



Versorgungsspannung	
Lastspannung L+	
• Nennwert (DC)	24 V; vom Powermodul
• Verpolschutz	Ja
Eingangsstrom	
aus Lastspannung L+ (ohne Last), max.	150 mA
aus Rückwandbus DC 3,3 V, max.	10 mA
Verlustleistung	
Verlustleistung, max.	2 W
Adressbereich	
Adressraum je Modul	
• Adressraum je Modul, max.	4 byte
Analogausgaben	
Anzahl Analogausgänge	2
Stromausgang, Leerlaufspannung, max.	18 V
Zykluszeit (alle Kanäle), max.	1,5 ms
Ausgangsbereiche, Strom	

• -20 mA bis +20 mA	Ja
• 4 mA bis 20 mA	Ja
<b>Anschluss der Aktoren</b>	
• für Stromausgang Zweileiter-Anschluss	Ja
• für Stromausgang Vierleiter-Anschluss	Nein
<b>Bürdenwiderstand (im Nennbereich des Ausgangs)</b>	
• bei Stromausgängen, max.	500 $\Omega$
• bei Stromausgängen, induktive Last, max.	1 mH
<b>Zerstörgrenze gegen von außen angelegte Spannungen und Ströme</b>	
• Spannungen an den Ausgängen gegen MANA	15 V; max. 15 V dauerhaft; 75 V für max. 1 s (Tastverhältnis 1:20)
• Strom, max.	50 mA; DC
<b>Leitungslänge</b>	
• geschirmt, max.	200 m
<b>Analogwertbildung für die Ausgänge</b>	
<b>Integrations- und Wandlungszeit/Auflösung pro Kanal</b>	
• Auflösung mit Übersteuerungsbereich (Bit inklusive Vorzeichen), max.	14 bit; 4 bis 20 mA: 13 bit, $\pm 20$ mA: 14 bit
<b>Einschwingzeit</b>	
• für ohmsche Last	0,1 ms
• für kapazitive Last	0,5 ms
• für induktive Last	0,5 ms
<b>Fehler/Genauigkeiten</b>	
Ausgangswelligkeit (bezogen auf Ausgangsbereich, Bandbreite 0 bis 50 kHz), (+/-)	0,02 %
Linearitätsfehler (bezogen auf Ausgangsbereich), (+/-)	0,02 %
Temperaturfehler (bezogen auf Ausgangsbereich), (+/-)	0,01 %/K
Übersprechen zwischen den Ausgängen, min.	-40 dB
Wiederholgenauigkeit im eingeschwungenen Zustand bei 25 °C (bezogen auf Ausgangsbereich), (+/-)	0,05 %
<b>Gebrauchsfehlergrenze im gesamten Temperaturbereich</b>	
• Strom, bezogen auf Ausgangsbereich, (+/-)	0,5 %
<b>Grundfehlergrenze (Gebrauchsfehlergrenze bei 25 °C)</b>	
• Strom, bezogen auf Ausgangsbereich, (+/-)	0,3 %
<b>Taktsynchronität</b>	
Taktsynchroner Betrieb (Applikation bis Klemme synchronisiert)	Nein
<b>Alarmer/Statusinformationen</b>	
Ersatzwerte aufschaltbar	Ja; 0 bis 65535 (Wertebereich muss innerhalb des Nennbereichs liegen)

## Diagnosemeldungen

- |                                 |    |
|---------------------------------|----|
| • Diagnoseinformation auslesbar | Ja |
| • Drahtbruch                    | Ja |
| • Sammelfehler                  | Ja |

## Diagnoseanzeige LED

- |                         |    |
|-------------------------|----|
| • Sammelfehler SF (rot) | Ja |
|-------------------------|----|

## Parameter

Bemerkung	7 byte
Diagnose Drahtbruch	sperrern / freigeben
Ausgabeart/-bereich	Deaktiviert / $\pm 20$ mA / 4 bis 20 mA
Sammeldiagnose	sperrern / freigeben
Verhalten bei CPU/Master-Stopp	Ausgang strom- und spannungslos / Ersatzwert schalten / letzten Wert halten

## Potenzialtrennung

### Potenzialtrennung Analogausgaben

- |  |      |
|--|------|
| • zwischen den Kanälen                     | Nein |
| • zwischen den Kanälen und Rückwandbus     | Ja   |
| • zwischen den Kanälen und Lastspannung L+ | Ja   |

## Zulässige Potenzialdifferenz

zwischen MANA und M intern (UISO)	DC 75 V/AC 60 V
-----------------------------------	-----------------

## Isolation

Isolation geprüft mit	DC 500 V
-----------------------	----------

## Maße

Breite	15 mm
Höhe	81 mm
Tiefe	52 mm

## Gewichte

Gewicht, ca.	40 g
--------------	------

**letzte Änderung:** 26.06.2019